

For Distribution



Imagination

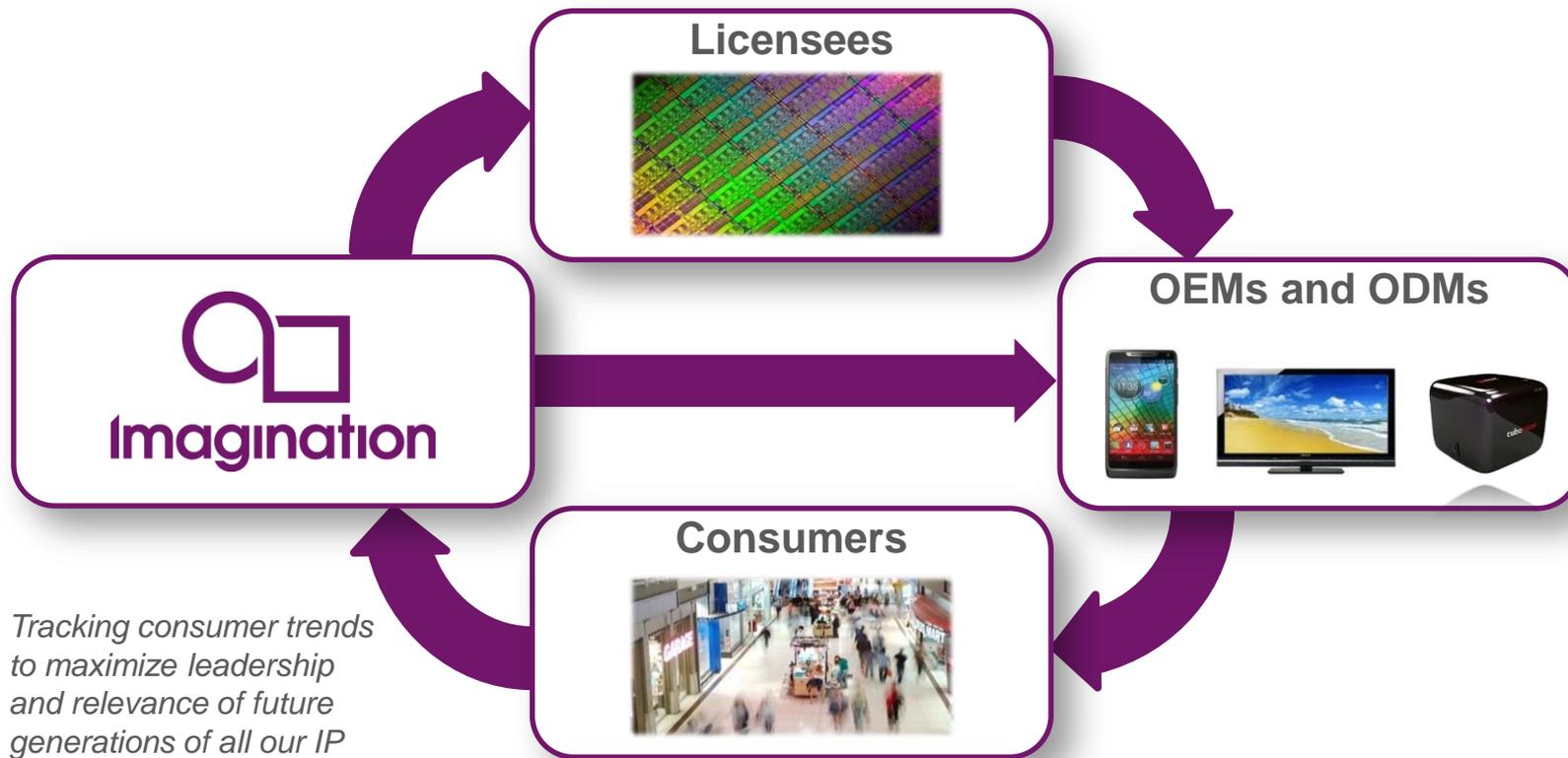
Суть бизнеса Imagination Technologies

www.imgtec.com

Imagination Technologies

- **Международная технологическая компания**
 - Штаб-квартира в Великобритании
 - Центры разработки в Великобритании, США, Польше, Индии, Китае, Австралии и Новой Зеландии
 - Более 1700 сотрудников
- **Компоненты для систем на кристалле (System on Chip, SoC)**
 - Графический процессор PowerVR GPU
 - Используется в Apple iPhone, iPad и Google Glass
 - Центральный процессор MIPS CPU
 - Видео процессор PowerVR VPU
 - Процессор радио коммуникаций Enigma RPU
- **В 2013 году частью Imagination стала компания MIPS Technologies, разработчик процессорных ядер MIPS**

Бизнес-модель Imagination Technologies



For Distribution



Imagination

История MIPS, подразделения Imagination

Что такое MIPS?

- MIPS – одна из популярных RISC архитектур
 - Возникла в Стенфорде в 1981 году
- MIPS Technologies – компания, которая в 1999-2012 занималась разработкой ядер с MIPS архитектурой и лицензированием архитектуры MIPS как таковой
 - Сейчас – подразделение Imagination Technologies
 - Лицензиаты ядер могут встраивать их в свои системы на кристалле – Microchip, PMC Sierra, Intel/Lantiq, Qualcomm/Atheros
 - Лицензиаты архитектуры могут разрабатывать свою микроархитектуру – Broadcom, Cavium, Академия наук КНР

Вехи истории MIPS – прошлое

- **1981 – начало проекта в Стенфорде**
 - Руководитель проекта Джон Хеннеси сейчас - президент Стенфорда
- **1984 – коммерциализация – MIPS Computer Systems**
- **1991 – первый в индустрии 64-битный микропроцессор – MIPS R4000**
- **1992 – MIPS Computer Systems становится частью Silicon Graphics**
 - Использование в Голливуде и игровых приставках Sony PlayStation и Nintendo64
- **1998 – Компьютерная индустрия напугана анонсированием процессора Intel Itanium; Silicon Graphics решает пустить MIPS в свободное плавание**
 - PC Magazine. How the Itanium Killed the Computer Industry. By John Dvorak. January 26, 2009
 - Itanium так и не состоялся; MIPS продолжил жить во встроенных устройствах

Вехи истории MIPS – современность

- 1998 - MIPS снова становится отдельной компанией и выходит на биржу второй раз (делает второе IPO) как MIPS Technologies
- 1999 – Архитектура MIPS32 и MIPS64
- 2001 – Лицензируемые 32-битные ядра
- 2002 – Ядра со специализацией для микроконтроллеров
- 2005 – Расширение для цифровой обработки сигналов – DSP Extension
- 2006 – Многопоточность на одном ядре – MT (Multi-Threading) Extension
- 2007 – Суперскалярное ядро
- 2008 – Когерентная многопроцессорность
- 2010 – Новая 16-битная система команд microMIPS
- 2012 – Новое поколение ядер – Aptiv Generation
- 2013 – MIPS Technologies становится подразделением Imagination Technologies
- 2014-2015 – Новое поколение ядер – Warrior Generation: P5600, I6400, M5100/M5150

For Distribution



Imagination

Спасибо!